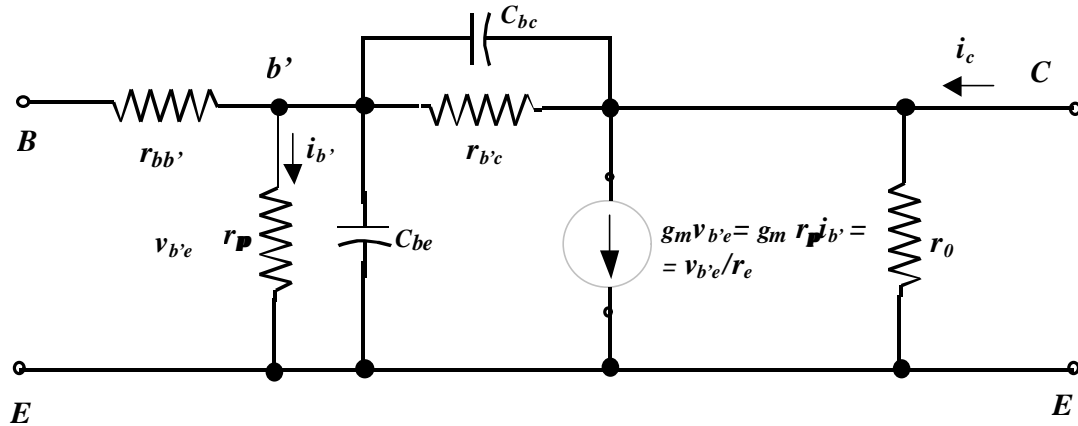


- *Resposta em altas frequências de amplificadores*

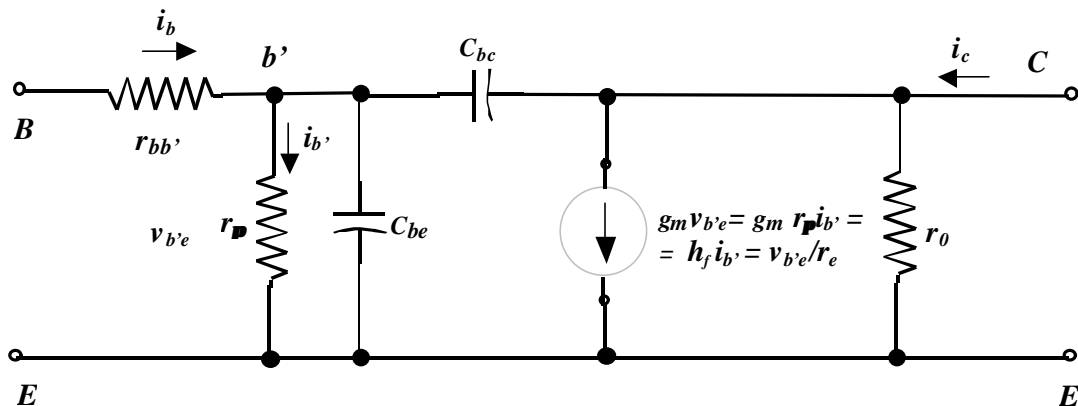
Modelo de transistores bipolar em altas frequências.

A figura abaixo apresenta o circuito equivalente para pequenos sinais em altas frequências do transistor bipolar, utilizando o modelo de Giacoletto (**p**-híbrido)



*Circuito equivalente para pequenos sinais em altas frequências do transistor bipolar, utilizando o modelo de Giacoletto (**p**-híbrido)*

A resistência $r_{b'c}$ na prática apresenta um elevado valor e com razoável nível de precisão sempre se pode numa análise desprezada-la. Assim o circuito acima pode ser um pouco simplificado para o circuito equivalente mostrado abaixo.



Circuito equivalente para pequenos sinais em altas frequências, desprezando-se $r_{b'c}$

Note que diferente do modelo em baixas frequências usaremos o ganho de corrente ac do transistor com o parâmetro **h_{fe} ao invés de β** devido ao fato que os fabricantes normalmente empregarem os parâmetros híbrido em suas folhas de especificações (“datasheets”).

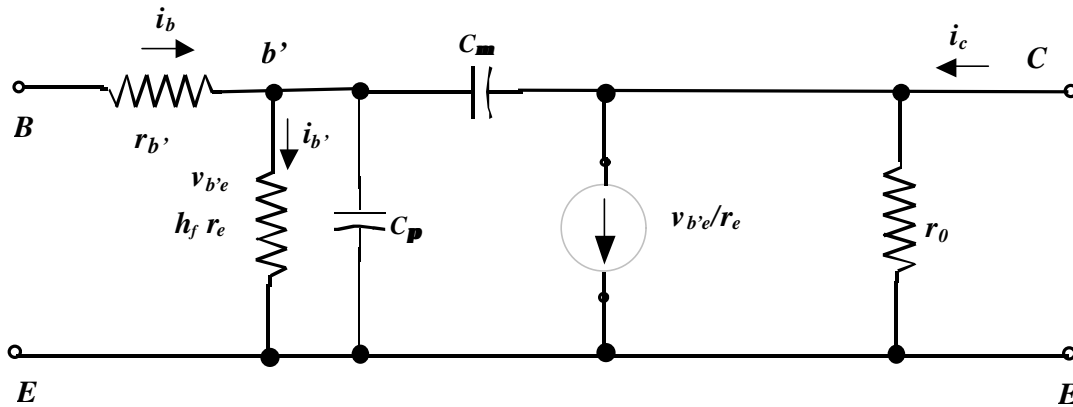
Só pra lembrar, o parâmetro h_e expressa o ganho de corrente (com $v_{ce}=0$) do transistor,

$$h_{fe} = i_c / i_b \big|_{v_{ce}=0}$$

No caso de baixas frequências usaremos como notação,

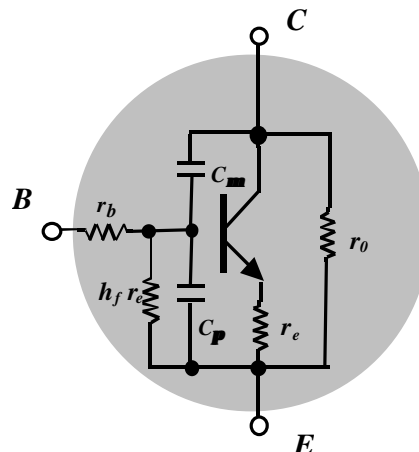
$$h_{fe} \big|_{\text{baixas}} = h_f = \beta$$

Novamente, redesenhando o circuito acima, resulta (com $r_{bb'} = r_b$, $C_p = C_{b'e}$ e $C_{b'c} = C_m$)



Circuito equivalente para pequenos sinais em altas frequências

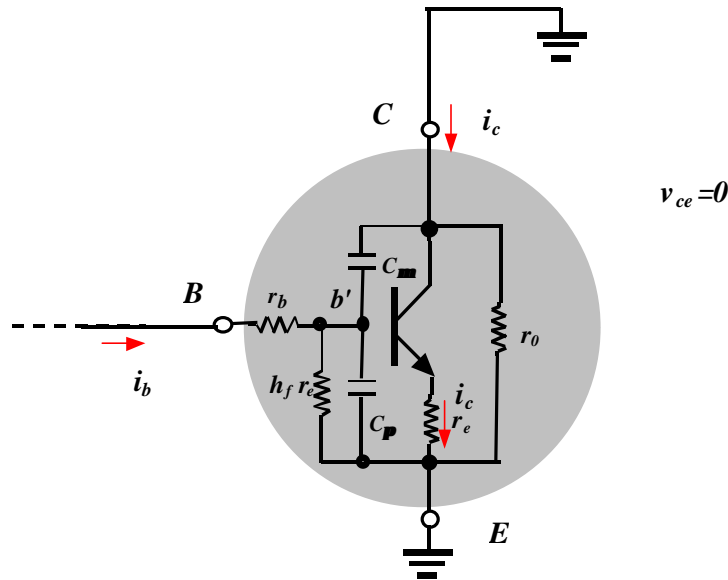
Ou na forma da nova apresentação



Circuito equivalente para altas frequências – Nova apresentação

✓ *Ganho de corrente do transistor em função da frequência*

• *Configuração emissor comum (h_{fe})*



Ganho de corrente na conf. emissor comum em função da frequência

Da figura temos que a impedância ($Z_{b'}$) no ponto b' (base intrínseca) é igual a

$$Z_{b'} = h_f r_e // X_{C_m} // X_{C_p} \quad \text{onde}$$

$$X_{C_m} = 1/j2\pi f C_m \quad e$$

$$X_{C_p} = 1/j2\pi f C_p$$

$$Z_{b'} = h_f r_e / [1 + j2\pi f h_f r_e (C_m + C_p)]$$

Logo a tensão no ponto b' , $v_{b'}$ é igual á

$$v_{b'} = Z_{b'} i_b = h_f r_e / [1 + j2\pi f h_f r_e (C_m + C_p)] \cdot i_b$$

A corrente de coletor i_c é dada por:

$$i_c = v_{b'} / r_e = h_f / [1 + j2\pi f h_f r_e (C_m + C_p)] \cdot i_b$$

Portanto

$$h_{fe} = i_c / i_b = h_f / [1 + j2\pi f h_f r_e (C_m + C_p)] \quad \text{ou}$$

$$h_{fe} = h_f / (1 + jf/f_b) \quad (181)$$

onde

$$f_b = 1/2\pi h_{fe} (C_m + C_p) \quad (182)$$

ou

$$f_b = 1/2\pi b r_e (C_m + C_p)$$

A equação (181) indica que o transistor apresenta um ganho de corrente com uma frequência de corte superior igual f_b . Mais adiante plotaremos o gráfico de h_{fe} versus frequência.

f_b representa a máxima frequência que um estágio emissor comum atinge quando este é excitado por uma **fonte de sinal com alta impedância de saída** quando comparado a impedância de entrada do amplificador (fonte de corrente) e o **efeito Miller desprezado**.

Outra quantidade chamada produto ganho – banda é definida para o transistor para a condição

$$\frac{1}{2} h_f / (1 + jf/f_b)^{1/2} = 1$$

A frequência na qual isto acontece é denotada por f_T

$$\frac{1}{2} h_f / (1 + jf/f_b)^{1/2} = h_f / (1 + (f_T/f_b)^2)^{1/2} = 1$$

Como $f_T \gg f_b$, então

$$h_f / (1 + (f_T/f_b)^2)^{1/2} \gg h_f / f_T / f_b = 1 \text{ logo}$$

$$f_T = h_f f_b = b f_b \quad (183)$$

Substituindo a equação (182) em (183), resulta

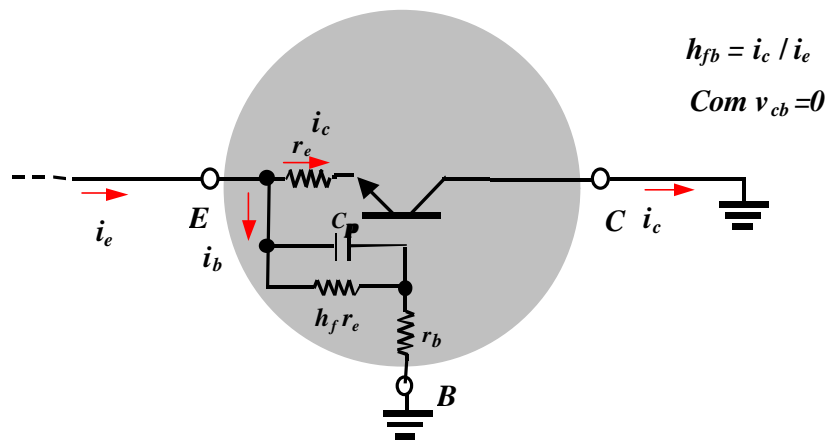
$$f_T = 1/2\pi r_e (C_m + C_p)$$

(184)

f_T representa a máxima freqüência que um estágio base comum atinge quando este é excitado por uma fonte de sinal com alta impedância de saída quando comparado a impedância de entrada do amplificador (fonte de corrente) e o efeito Miller desprezado.

- **Configuração base comum (h_{fb})**

Nesta análise é fácil demonstrar que se pode com uma boa aproximação desprezar as corrente que passam por r_b e C_m , para o cálculo do ganho de corrente. O assim o circuito de base comum fica simplificado como mostra a figura abaixo.



Ganho de corrente na conf. base comum em função da freqüência

Da figura temos

$$i_e = i_c + i_b \quad (185)$$

Por outro lado a impedância entre a base e o emissor do transistor (chamaremos de $h_a r_e$) é igual à

$$h_a r_e = h_f r_e // X_{C_p} = h_f r_e / (1 + j2\pi f h_f r_e C_p)$$

$$\text{logo } h_a = h_f / (1 + j2\pi f h_f r_e C_p)$$

Como as duas impedância $h_a r_e$ e r_e então submetida a mesma tensão, então, a corrente i_b é igual à

$$i_b = i_c / h_a \quad (186)$$

Substituindo (186) em (185), resulta

$$i_e = (1 + 1/h_a)i_c$$

então

$$h_{fb} = i_c / i_e = 1 / (1/h_a + 1)$$

Substituindo a expressão para h_a , resulta

$$h_{fb} = 1 / [(1 + j2\pi f h_f r_e C_p) / h_f + 1]$$

$$h_{fb} = 1 / [1 + 1/h_f + j2\pi f r_e C_p]$$

$$\text{como } 1 + 1/h_f = 1 + 1/\beta \gg 1$$

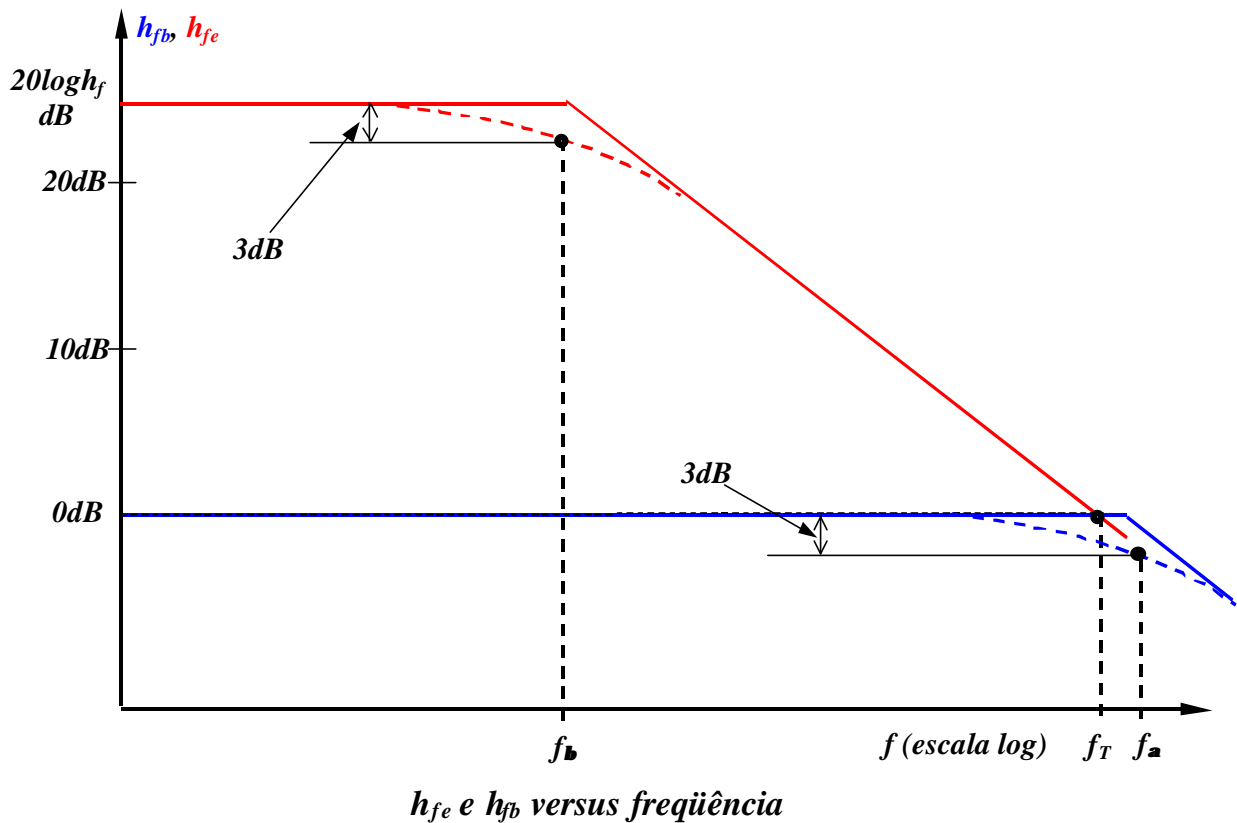
$$h_{fb} \gg 1 / [1 + j2\pi f r_e C_p]$$

$$h_{fb} \gg 1 / [1 + jf / f_a] \quad \text{com} \quad (187)$$

$$f_a = 1 / j2\pi r_e C_p \quad (188)$$

Note que $f_b < f_T < f_a$

A equação (187) indica que o transistor apresenta um ganho de corrente com uma frequência de corte superior igual f_a . Adiante plotamos um gráfico de h_{fe} e h_{fb} versus frequência.



✓ Resposta em frequência de um simples estágio

• Considerações gerais

Na região de altas frequências, o circuito RC considerado possui a configuração mostrada na figura abaixo. Quando a frequência aumenta a reatância capacitiva X_C diminui o valor, resultando em um efeito de curto na saída e um a conseqüente diminuição no ganho. A frequência de corte superior deste circuito é encontrada semelhante à análise em baixas frequências.

$$A_v = v_o / v_e = 1 / (1 + j2\pi f RC)$$

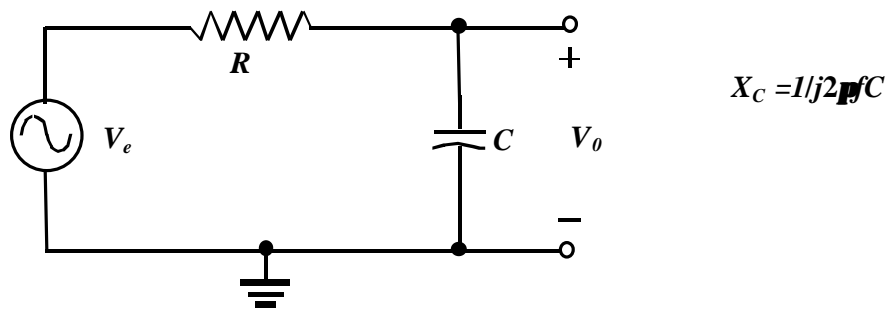
$$A_v = 1 / (1 + jf / f_2) = 1 / (1 + s / s_2) \quad \text{ou}$$

$$A_v = 1 / (1 + s / s_2)$$

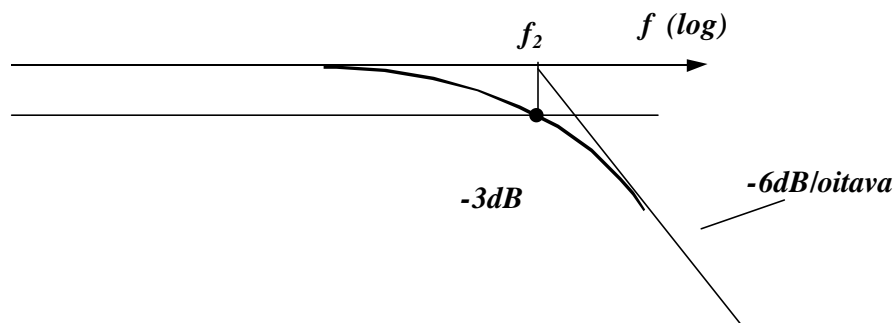
onde

$$s = j\omega = j2\pi f \quad \text{e} \quad f_2 = 1 / 2\pi RC \quad s_2 = 1 / RC$$

s é uma frequência complexa e s_2 o pólo do circuito (em radianos por segundo)



**Combinação RC que determinará a frequência de corte superior
(Passa baixas)**

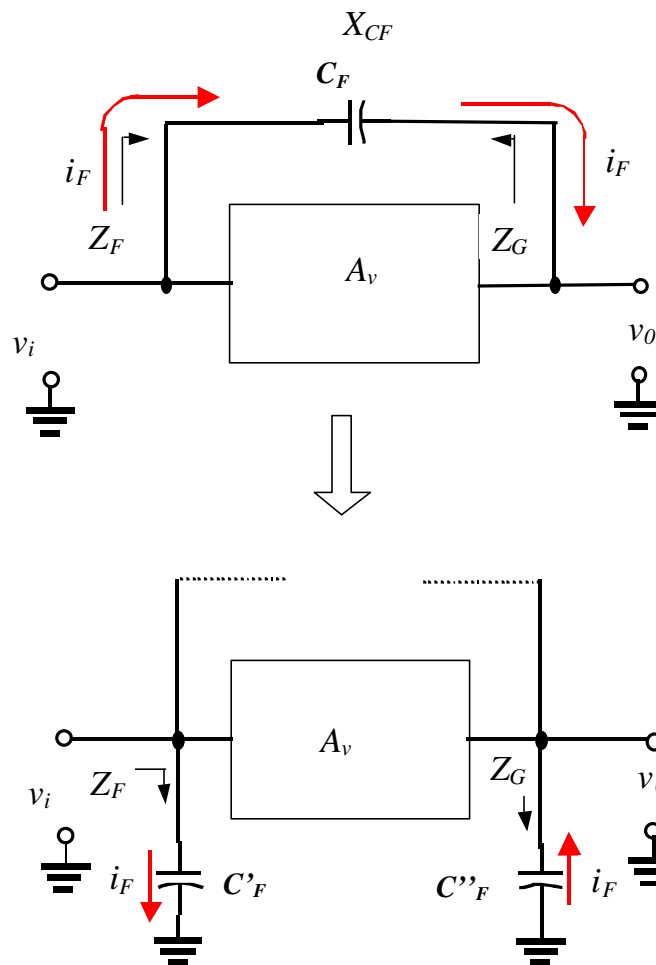


Tracado assintótico do passa altas (RC)

- Amplificador emissor comum.

Vamos determinar a resposta em frequências de um amplificador emissor comum. Com o propósito de comparação, inicialmente, utilizaremos o método chamado de aproximação de efeito Miller e após a análise exata.

Como vimos em aulas anteriores o efeito Miller para capacitância aparece quando existe uma capacitância conectada entre a entrada e a saída de um amplificador, que para relembrar redesenhamos o efeito na figura abaixo.



Capacitância Miller na entrada

$$C'_F = (1 - A_v) \cdot C_F$$

Capacitância Miller na saída

$$C''_F = (1 - 1/A_v) \cdot C_F$$

Capacitâncias de efeito Miller

O dilema que surge é que em altas frequência o ganho A_v será função da capacitância C'_F . Entretanto, como o ganho máximo é o valor no meio da faixa, o valor mais alto de C'_F será para esta faixa de frequências e, portanto, o pior caso. Por isso, normalmente se emprega para A_v seu valor no meio da banda.

A seguir usaremos esta aproximação.